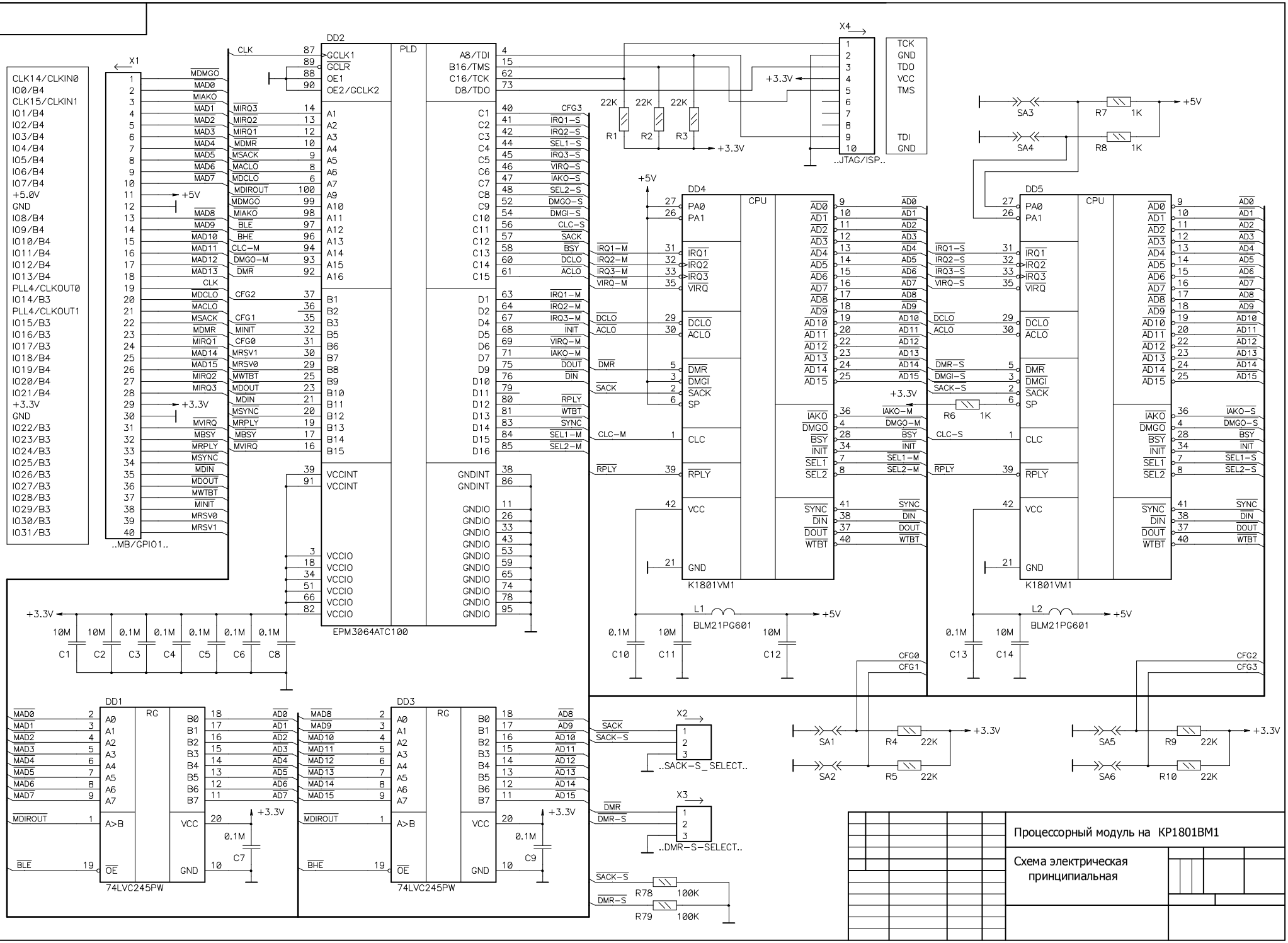
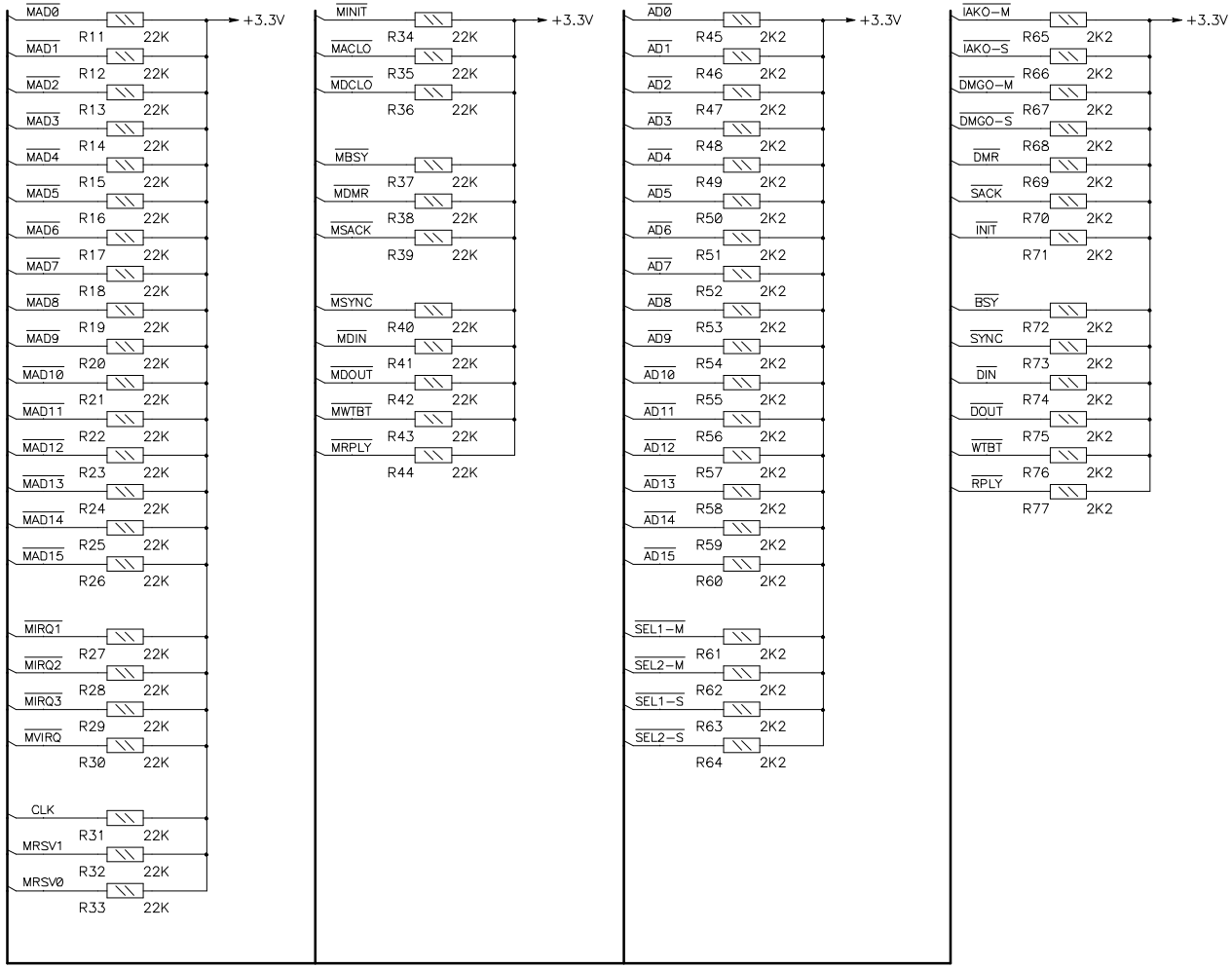

CLK14/CLKIN0
IO0/B4
CLK15/CLKIN1
IO1/B4
IO2/B4
IO3/B4
IO4/B4
IO5/B4
IO6/B4
IO7/B4
+5.0V
GND
IO8/B4
IO9/B4
IO10/B4
IO11/B4
IO12/B4
IO13/B4
PLL4/CLKOUT0
IO14/B3
PLL4/CLKOUT1
IO15/B3
IO16/B3
IO17/B3
IO18/B4
IO19/B4
IO20/B4
IO21/B4
+3.3V
GND
IO22/B3
IO23/B3
IO24/B3
IO25/B3
IO26/B3
IO27/B3
IO28/B3
IO29/B3
IO30/B3
IO31/B3
X1
..MB/GPIO1..
DD2
EPM3064ATC100
PLD
CLK
GCLK1
GCLR
OE1
OE2/GCLK2
VCCINT
VCCIO
GNDINT
GNDIO
A8/TDI
B16/TMS
C16/TCK
D8/TDO
X4
..JTAG/ISP..
TCK
GND
TDO
VCC
TMS
TDI
GND
22K
R1
R2
R3
+3.3V
+5V
SA3
SA4
R7
R8
1K
DD4
DD5
CPU
K1801VM1
R6
L1
L2
BLM21PG601
0.1M
10M
C1
C2
C3
C4
C5
C6
C8
C10
C11
C12
C13
C14
CFG0
CFG1
CFG2
CFG3
DD1
DD3
RG
74LVC245PW
C7
C9
X2
..SACK-S_SELECT..
X3
..DMR-S-SELECT..
SA1
SA2
SA5
SA6
R4
R5
R9
R10
R78
R79
100K
Процессорный модуль на КР1801ВМ1
Схема электрическая принципиальная



Изм.	Лист	№ докум.	Подп.	Дата
Разраб.				
Провер.				
Соглас.				
Н.контр.				
Утверд.				

Лит	Масса	Масштаб
Лист	Листов	

Перв. примен.

Справ. №

Подп. и дата

Инв. № дубл.

Взам. инв №

Подп. и дата

Инв.№ подл.